# 三洋半導体ニューズ

**No.** N7439A 62003

半導体ニューズ No.N7439 とさしかえてください。

#### エクセレントパワーデバイス TND306S – PDP <mark>維持ドライブ、モータ駆動、スイッチング電源、</mark> DC / DC コンバータ等の汎用ドライバ

特長・インバータ・バッファ。

- ・モノリシック構造(高圧CMOSプロセス採用)。
- ・耐圧 25V を保証。
- ·広動作電圧範囲:4.5V ~ 25V。
- ・ピーク出力電流:1A。
- ・高速スイッチングタイム(30ns typ, at 1000pF 負荷)。
- ・TTL / CMOS コンパチブル(VIH=2.6V 以下、at VDD=4.5 ~ 25V)。

絶対最大定格 Absolute Maximum Ratings / Ta=25						
電源電圧	VDD		(	~ 25	V	
入力電圧	VIN	GNE	- 0.3 ~ V <sub>DD</sub>	+ 0.3	V	
許容損失	PD max			0.3	W	
接合部温度	Tj		- 55 ~	<b>+</b> 150		
保存周囲温度	Tstg		- 55 ~	<b>+</b> 150		
推奨動作条件 Recommended C 動作電源電圧 動作周囲温度	Operating Con VDD Topr	ditions / Ta=25	4.9 - 40 ~	5 ~ 25 + 125	unit V	
<b>電気的特性(</b> AC <b>特性)</b> Electrical Characteristics / Ta=25 , VDD=18V, VIN=5V min typ					max	unit
ターンオン上昇時間	tr	CL=1000pF		30	45	ns
ターンオフ下降時間	tf	CL=1000pF		30	45	ns
遅延時間	tD1	CL=1000pF		30	45	ns
	tD2	CL=1000pF		45	60	ns

- ■本書記載の製品は、極めて高度の信頼性を 要する用途(生命維持装置、航空機のコント ロールシステム等、多大な人的・物的損害 を及ぼす恐れのある用途)に対応する仕様に はなっておりません。そのような場合には、 あらかじめ三洋電機販売窓口までご相談下 さい。
- ■本書記載の規格値(最大定格、動作条件範囲 等)を瞬時たりとも越えて使用し、その結果 発生した機器の欠陥について、弊社は責任 を負いません。

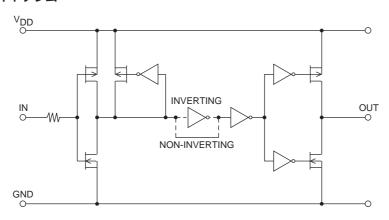
# (unit:mm) 1: NC 2: IN A 3: GND 4: IN B 0.2 5: OUT B 6: VDD 7: OUT A 8 : NC SANYO: SOP8

外形図 2199

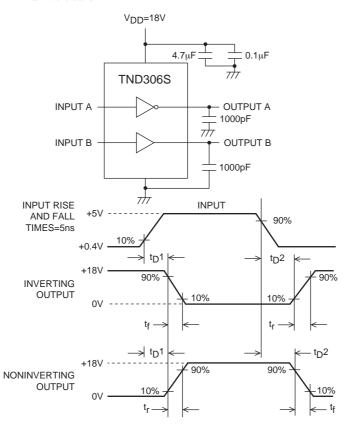
# **TND306S**

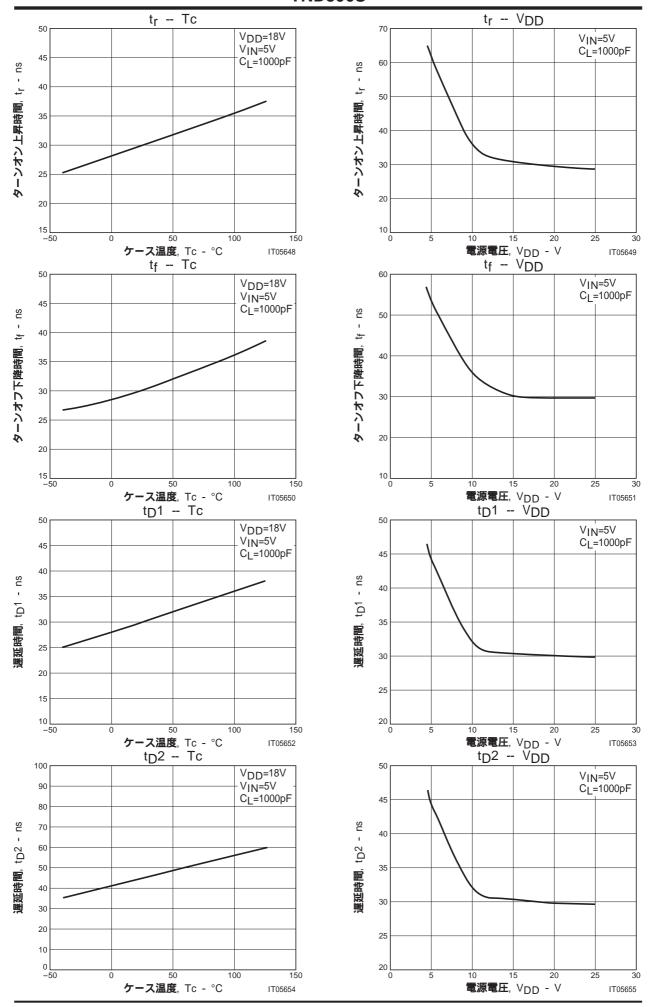
<b>電気的特性(</b> DC <b>特性)</b> Electri	cal Characterist	ics / Ta=25 , V <sub>DD</sub> =4.5 ~ 25V	min	typ	max	unit
論理 1 入力電圧	VIH		2.6			V
論理 0 入力電圧	VIL				0.8	V
入力パイアス電流	IIN	VIN=0 or VDD	- 1		1	μΑ
出力「H」レベル電圧	VOH	IO=0	V <sub>DD</sub> - 0.1			V
出力「∟」レベル電圧	VOL	IO=0			0.1	V
∨ <sub>DD</sub> 電源電流	Isupp	$V_{DD}=10V$ , $V_{IN}=3V$ , (both in	puts)	1.0	4.5	mΑ
		V <sub>DD</sub> =10V, V <sub>IN</sub> =0, (both inpu	uts)		0.2	mΑ
「出力「H <b>」負荷</b>	IO +	V <sub>DD</sub> =18V, PW 10μs, V <sub>OU</sub>	IT=0	1.0		Α
短絡パルス電流						
「出力「∟」負荷	IO -	V <sub>DD</sub> =18V, PW 10μs, V <sub>OU</sub>	T=18V	1.0		Α
短絡パルス電流						
出力オン抵抗	ROUT	VDD=18V, Iload=10mA, VOU	JT=『H』	8	12	Ω
		V <sub>DD</sub> =18V, Iload=10mA, V <sub>O</sub> U	JT= <sup>r</sup> L』	6	10	$\Omega$

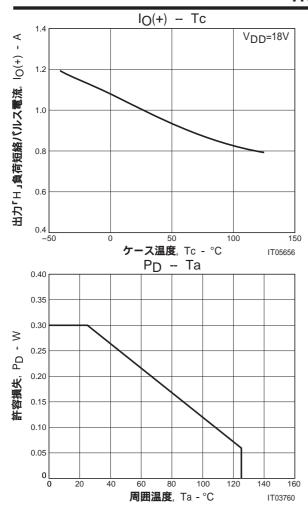
## ブロックダイヤグラム

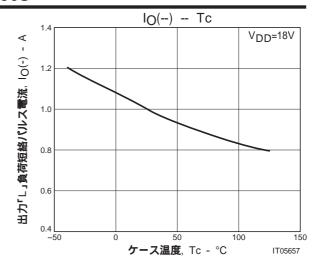


### スイッチングタイム試験回路図









- ■本書記載の製品は、定められた条件下において、記載部品単体の性能・特性・機能などを規定するものであり、お客様の製品(機器)での性能・特性・機能などを保証するものではありません。部品単体の評価では予測できない症状・事態を確認するためにも、お客様の製品で必要とされる評価・試験を必ず行って下さい。
- ■弊社は、高品質・高信頼性の製品を供給することに努めております。しかし、半導体製品はある確率で故障が生じてしまいます。この故障が原因となり、人命にかかわる事故、発煙・発火事故、他の物品に損害を与えてしまう事故などを引き起こす可能性があります。機器設計時には、このような事故を起こさないような、保護回路・誤動作防止回路等の安全設計、冗長設計・機構設計等の安全対策を行って下さい。
- ■本書記載の製品が、外国為替及び外国貿易法に定める規制貨物(役務を含む)に該当する場合、輸出する際に同法に基づく輸出許可が必要です。
- ■弊社の承諾なしに、本書の一部または全部を、転載または複製することを禁止します。
- ■本書に記載された内容は、製品改善および技術改良等により将来予告なしに変更することがあります。したがって、ご使用の際には、「納入仕様書」でご確認下さい。
- ■この資料の情報(掲載回路および回路定数を含む)は一例を示すもので、量産セットとしての設計を保証するものではありません。また、この資料は正確かつ信頼すべきものであると確信しておりますが、その使用にあたって第3者の工業所有権その他の権利の実施に対する保証を行うものではありません。