

## LA7327—モノリシックリニア集積回路 VTR用クロマノイズリダクション回路

LA7327は VTRのPB時 クロマノイズリダクション用として開発されたICである。

特長 ・巡回フィルタの採用により S/N改善。

・巡回フィルタの帰還係数、リミットレベルが独立に設定可能。

・スルー機能付(エディットモード,非相関検出パルスに対応)。

最大定格/ $T_a=25^{\circ}\text{C}$

最大電源電圧  $V_{CC\text{ max}}$

7.0 V

許容消費電力  $P_d\text{ max}$

250 mW

動作周囲温度  $T_{opg}$

$-10\sim+65^{\circ}\text{C}$

保存周囲温度  $T_{stg}$

$-40\sim+125^{\circ}\text{C}$

動作条件/ $T_a=25^{\circ}\text{C}$

推奨電源電圧  $V_{CC}$

5.0 V

動作電源電圧範囲  $V_{CC\text{ op}}$

4.75~5.5 V

動作特性/ $T_a=25^{\circ}\text{C}$

消費電流  $I_{CC}$

SW:オフ

min 15

typ 21

max 27

unit mA

スルー時ゲイン  $G_{TH}$

入力:T7,出力:T3,入力 3.58MHz,

min -2.3

typ -1.3

max -0.3

unit dB

0.5Vpp,SW:オン

クロマひずみ率 DC

入力:T7,出力:T3,入力 3.58MHz,

max -40

unit dB

0.7Vpp,二次高調波レベル,SW:オン

周波数特性 1  $G_{\theta 1}$

入力:T7,出力:T3,入力 3.58MHz,

min -0.7

typ -0.2

max 0

unit dB

0.5Vpp, $G_{TH}=0\text{dB}$ とする,SW:オフ

周波数特性 2  $G_{\theta 2}$

入力:T7,出力:T3,入力 3.58MHz,

min -2.2

typ -1.5

max -0.8

unit dB

0.16Vpp, $G_{TH}=0\text{dB}$ とする,SW:オフ

周波数特性 3  $G_{\theta 3}$

入力:T7,出力:T3,入力 3.58MHz,

min -6.3

typ -4.8

max -3.3

unit dB

0.05Vpp, $G_{TH}=0\text{dB}$ とする,SW:オフ

遅延信号ゲイン  $G_{DL}$

入力:T1,出力:T2,入力 3.58MHz,

min 11

typ 13

max 15

unit dB

0.05Vpp,SW:オン

エディットSW  $V_{ED}$

入力:T7,出力:T3,入力 3.58MHz,

min 2.5

unit V

スレッシュホールド電圧

0.05Vpp, $V_8$ に加える電圧を可変T3

出力DCオフセット  $\Delta V_3$

出力:T3,SWオン/オフ時のDC変化幅

min -15

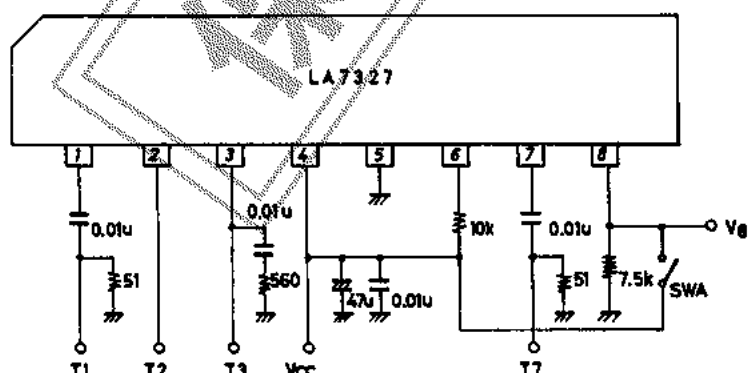
typ 0

max +15

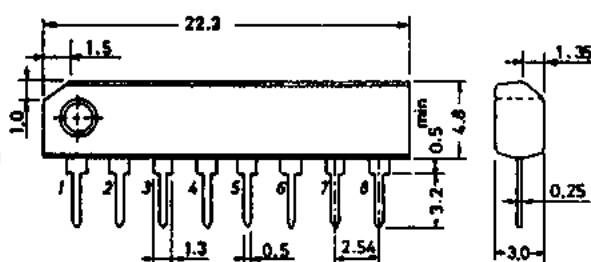
unit mW

SW:オン/オフ

測定回路図



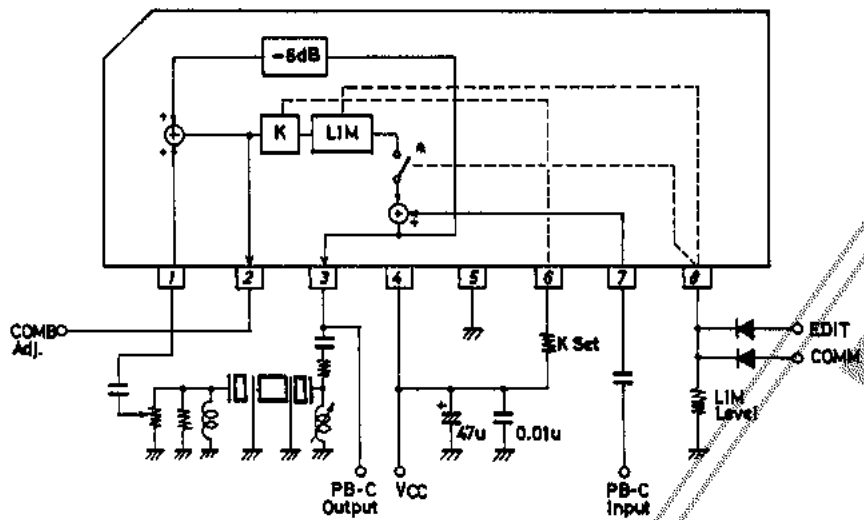
外形図 3016B-S81C  
(unit: mm)



SANYO: SEP8

\*これらの仕様は、改良などのため変更することがあります。

ブロック図



※: エディット, 非相關時オフ

ピン機能表

| ピン番号 | 機能名       | 標準電圧 | 入出力形式 |
|------|-----------|------|-------|
| 1    | DELAY IN  | 2.7V |       |
| 2    | COMB ADJ  | 1.7V |       |
| 3    | D.L.DRIVE | 1.7V |       |
| 4    | VCC       | 5V   |       |
| 5    | GND       | 0V   |       |
| 6    | K SET     | 2.8V |       |
| 7    | PB-C IN   | 2.5V |       |
| 8    | LIM LEVEL | 1.8V |       |